

## 客户简介



北京君正集成电路股份有限公司成立于2005年，由国产微处理器的最早倡导者在业内著名风投资金的支持下发起，致力于在中国研制自主创新CPU技术和产品，目前已发展成为一家国内外领先的嵌入式CPU芯片及解决方案提供商。北京君正拥有全球领先的嵌入式CPU技术和低功耗技术。针对移动产品的特点，北京君正创造性地推出了其独特的32位微处理器技术XBurst。XBurst技术采用了创新的微体系结构，微处理器能够在极低的功耗下高速发射指令，其主频、多媒体性能、面积和功耗均领先于工业界现有的32位RISC微处理器内核。

## 项目挑战

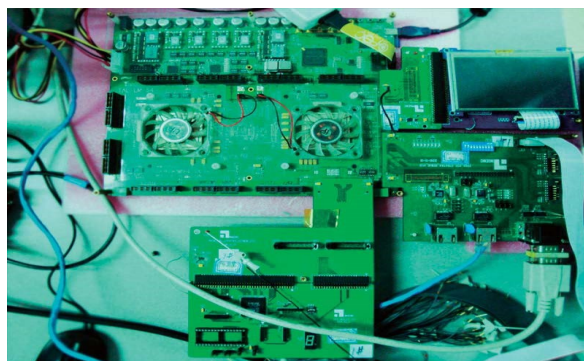
由于驱动程序和应用程序越来越复杂，因此从事创新CPU技术的工作充满了挑战。对于XBurst的解决方案，我们需要一个高容量，稳定且灵活的原型系统，以便我们验证设计，驱动程序和多媒体应用程序。以前，君正选用自己设计用于硬件验证的FPGA板，但是它们都是低容量的且只能验证设计的一部分。在选择S2C解决方案之前，君正对FPGA原型进行了大量研究，发现S2C的TAI LM非常可靠和灵活。S2C的高容量和高质量也给君正留下了深刻的印象。

## S2C解决方案

通过利用S2C的快速SoC原型解决方案，君正可以将越来越多的逻辑放入FPGA进行验证。这次，S2C协助君正在Dual Prodigy LM Stratix IV FPGA原型板上添加更多的逻辑。由于FPGA原型中包含更多逻辑，因此在项目开始时确实需要花费额外的时间。在S2C的AE团队的帮助下，君正可以在FPGA原型中验证整个设计。而且，这将在以下项目中节省大量时间。S2C的容量和灵活性这使君正可以将整个设计投入到Prodigy LM中。不仅可以在流片之前开发驱动程序，而且可以在流片期间开发多媒体应用程序，从而大大提高了整体的效率。

## 产品特点

- 最具性价比的解决方案，以满足不同设计容量和应用的需求
- 最小尺寸的独立系统，易于现场测试部署
- 解决方案易于与S2C的完整原型系统集成与扩展



Dual Prodigy LM

## 项目成果

君正借助S2C的快速SoC原型解决方案，可以仅在一两天内（而不是几周或几个月）可靠地设置XBurst SoC原型实现。现在君正的设计占用了最新的Dual Prodigy S4逻辑模块的大约80%的资源，高容量有助于全面验证设计。专注于32位CPU和多媒体应用程序的创新，而不必构建我们自己的原型环境。S2C的解决方案和支持确实减少了设计周期和风险。君正期待与S2C建立长期合作关系，并在未来的项目中使用Quad S4 820 TAI LM, S4 Prodigy Logic Module并进行联合仿真。

“通过利用S2C的快速SoC原型解决方案，我们可以将越来越多的逻辑放入FPGA进行验证。过去，我们仅将部分设计放入FPGA中。这次，我们能够在Dual Prodigy LM Stratix IV FPGA原型板上添加更多的逻辑。”

“S2C的解决方案和支持确实减少了设计周期和风险。我们可以更早地进入市场。逻辑将在未来变得越来越复杂和强大。”

Yan Xiaojing  
Director of SOC Division



上海 | 深圳 | 北京 | 西安 | 杭州 | 香港 | 新竹 | 东京 | 首尔 | 圣何塞